

Electronique 2



Niveau d'étude
BAC +3 (niveau
6)



ECTS
3 crédits



Etablissement(s)
École
d'ingénieur
Denis Diderot



**Période de
l'année**
Semestre 2

En bref

- **Langue(s) d'enseignement:** Français
- **Méthodes d'enseignement:** En présence
- **Forme d'enseignement :** Cours magistral, Travaux dirigés & Travaux pratiques
- **Ouvert aux étudiants en échange:** Oui

Présentation

SYLLABUS

Algèbre de Boole

Simplification des circuits combinatoires par la méthode des tables de Karnaugh

Exemples pratiques : additionneur, comparateur

Analyse du comportement d'un circuit séquentiel asynchrone : états stables, états instables, construction de la table de transitions, du graphe de fluence

Notions sur la technologie des circuits numériques TTL et CMOS

Synthèse d'un circuit séquentiel asynchrone par la méthode de Huffman

Bascules, Mémoires, Registres

Notions de base sur la conception de circuits à l'aide d'un langage de description matérielle (Verilog)

En bref

LIEU(X)

- Campus des Grands Moulins

Pour en savoir plus, rendez-vous sur > u-paris.fr/choisir-sa-formation